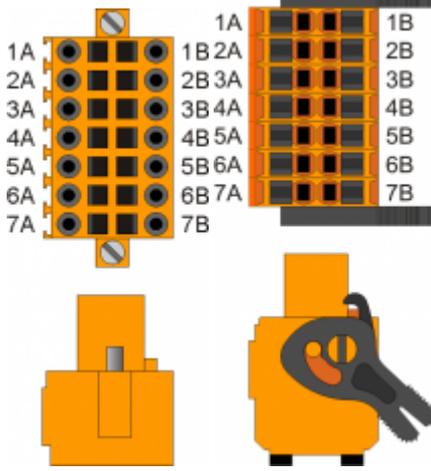


Sommario

2 SSI absolute count inputs

CN22		Terminal	Symbol	Description	Address
 <p>1A 1B 2A 2B 3A 3B 4A 4B 5A 5B 6A 6B 7A 7B</p>	1A			Internal bridge 1A-2A-1B-2B	
	2A				
	3A	DATA1+	Data input SSI1	1	
	4A	DATA1-			
	5A	CLOCK1+	Clock output SSI1		
	6A	CLOCK1-			
	7A	0V	Common for count inputs		
	1B		Internal bridge 1A-2A-1B-2B		
	2B				
	3B	DATA2+	Data input SSI2	2	
	4B	DATA2-			
	5B	CLOCK2+	Clock output SSI1		
	6B	CLOCK2-			
	7B	0V	Common for count inputs		

Documento generato automaticamente da **Qem Wiki** - <https://wiki.qem.it/>

Il contenuto wiki è costantemente aggiornato dal team di sviluppo, è quindi possibile che la versione online contenga informazioni più recenti di questo documento.