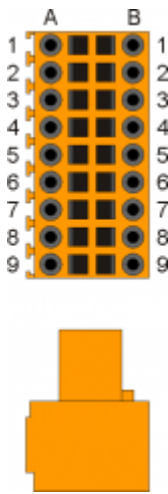


Table of Contents

<i>SLOT @slot@ (H1-CD2)</i>	3
--	---

SLOT @slot@ (H1-CD2)

	Pin	Nome	Descrizione	Indirizzo
	1A	+24V	Uscita +24V dc ¹⁾	
	2A	+24V	Uscita +24V dc ²⁾	
	1B	0 V	Comune di ingressi digitali e conteggi	
	2B	GA0	Comune delle uscite analogiche	
	3B	AO1	Uscita analogica 1	X.AN@an1@
	3A	PHA1	Fase A del conteggio 1	X.CNT@ct1@ \ X.INP@i4@
	4A	PHB1	Fase B del conteggio 1	X.CNT@ct1@ \ X.INP@i5@
	4B	PHZ2	Fase Z del conteggio 2	X.INP@i6@
	5A	PL	Polarizzatore degli ingressi	
	5B	I1	Ingresso digitale I1	X.INP@i1@
	6A	I2	Ingresso digitale I2	X.INP@i2@
	6B	I3	Ingresso digitale I3	X.INP@i3@
	7A	-	Non collegati	
	7B	-		
	8A	COM	Comune delle uscite digitali	
	8B	O1	Uscita digitale 1	X.OUT@o1@
	9A	O2	Uscita digitale 2	X.OUT@o2@
	9B	O3	Uscita digitale 3	X.OUT@o3@

^{1), 2)} Utilizzabile per alimentare l'encoder.

Documento generato automaticamente da **Qem Wiki** - <https://wiki.qem.it/>

Il contenuto wiki è costantemente aggiornato dal team di sviluppo, è quindi possibile che la versione online contenga informazioni più recenti di questo documento.