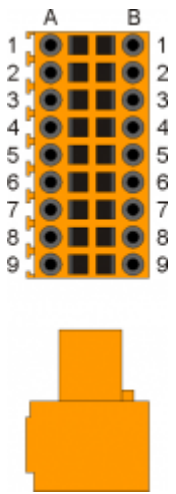


Inhaltsverzeichnis

<i>SLOT @slot@ (H1-CV2)</i>	3
--	---

SLOT @slot@ (H1-CV2)

	Pin	Nome	Descrizione	Indirizzo
	1A	+24V	Uscita +24V dc ¹⁾	
	1B	+24V	Uscita +24V dc ²⁾	
	2A	PHA1	Fase A del conteggio 1	X.CNT@ct1@ \ X.INP@i5@
	3A	PHA2	Fase A del conteggio 2	X.CNT@ct2@ \ X.INP@i8@
	2B	PHB1	Fase B del conteggio 1	X.CNT@ct1@ \ X.INP@i6@
	3B	PHB2	Fase B del conteggio 2	X.CNT@ct2@ \ X.INP@i9@
	4A	PHZ1	Fase Z del conteggio 1	X.INP@i7@
	4B	PHZ2	Fase Z del conteggio 2	X.INP@i10@
	5A	0 V	Comune di ingressi digitali e conteggi	
	5B	0 V		
	6A	I1	Ingresso digitale I1	X.INP@i1@
	6B	I2	Ingresso digitale I2	X.INP@i2@
	7A	I3	Ingresso digitale I3	X.INP@i3@
	7B	I4	Ingresso digitale I4	X.INP@i4@
	8A	GA0	Comune delle uscite analogiche	
	8B	GA0		
	9A	AO1	Uscita analogica 1	X.AN@an1@
	9B	AO2	Uscita analogica 2	X.AN@an2@

^{1), 2)} Utilizzabile per alimentare l'encoder.

Documento generato automaticamente da **Qem Wiki** - <https://wiki.qem.it/>

Il contenuto wiki è costantemente aggiornato dal team di sviluppo, è quindi possibile che la versione online contenga informazioni più recenti di questo documento.