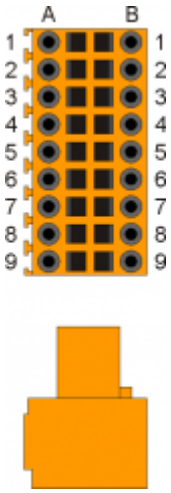
Sommario

SLOT @slot@ (H1-Gxx) 3

SLOT @slot@ (H1-Gxx)



Pin	Nome	Descrizione	Indirizzo
1A	+24V	Uscita +24V dc	
2A	I1	Ingresso digitale 1	X.INP@i1@
3A	I2	Ingresso digitale 2	X.INP@i2@
4A	I3	Ingresso digitale 3	X.INP@i3@
5A	0V	Comune di ingressi digitali e uscita analogica	
6A	NC	Non connesso	
7A	AI1	Ingresso analogico 1	X.AI@ai1@
8A	VREF	Tensione di riferimento[1)]	
9A	GAI	Comune degli ingressi analogici	
1B	COM	Comune delle uscite digitali	
2B	O1	Uscita digitale 1	X.OUT@o1@
3B	O2	Uscita digitale 2	X.OUT@o2@
4B	O3	Uscita digitale 3	X.OUT@o3@
5B	AO1	Uscita analogica 1	X.AN@an1@
6B	NC	Non connesso	
7B	AI2	Ingresso analogico 2	X.AI@ai2@
8B	AI3	Ingresso analogico 3	X.AI@ai3@
9B	GAI	Comune degli ingressi analogici	

[1)] Per ingressi potenziomentrici

Configurazione ingressi analogici

Per configurare correttamente gli ingressi analogici, vedere il documento Codice di ordinazione schede H1-Axx, H1-Gxx

Documento generato automaticamente da **Qem Wiki** - https://wiki.qem.it/
Il contenuto wiki è costantemente aggiornato dal team di sviluppo, è quindi possibile che la versione online contenga informazioni più recenti di questo documento.