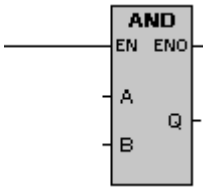
Sommario

And dei bit di due variabili d'ingresso 3

And dei bit di due variabili d'ingresso

Nome funzione	AND_010
Versione fuzione	1.0
Stato funzione	stabile
Compatibilità con IEC61131-3	non compatibile

Raffigurazione grafica :



Ingressi / uscite :

Nome	Gruppo appartenenza	Accesso	Tipi di dati	Descrizione
EN	Power Flow sinistro			IEC1131-3 enable input
A	Normale	R , RW	F , B , W , L , S	Variabile d`ingresso A
B	Normale	R , RW	F , B , W , L , S	Variabile d`ingresso B
Q	Normale	W , RW	F , B , W , L , S	Risultato dell`operazione Q = (A) AND (B)
ENO	Power Flow destro			IEC1131-3 enable output

La funzione AND dei bit di due variabili d`ingresso combina tramite AND i corrispondenti bit di A e B e carica il risultato in Q.

Documento generato automaticamente da **Qem Wiki** - https://wiki.qem.it/
Il contenuto wiki è costantemente aggiornato dal team di sviluppo, è quindi possibile che la versione online contenga informazioni più recenti di questo documento.