

## Sommario

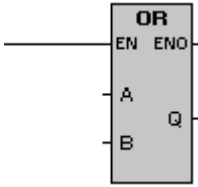
<b><i>Or dei bit di due variabili d'ingresso</i></b> .....	3
--	---



## Or dei bit di due variabili d'ingresso

<b>Nome funzione</b>	OR_010
<b>Versione funzione</b>	1.0
<b>Stato funzione</b>	stabile
<b>Compatibilità con IEC61131-3</b>	non compatibile

Raffigurazione grafica :



Ingressi / uscite :

Nome	Gruppo appartenenza	Accesso	Tipi di dati	Descrizione
EN	Power Flow sinistro			IEC1131-3 enable input
A	Normale	R, RW	F, B, W, L, S	Variabile d'ingresso A
B	Normale	R, RW	F, B, W, L, S	Variabile d'ingresso B
Q	Normale	W, RW	F, B, W, L, S	Risultato dell'operazione $Q = (A) \text{ OR } (B)$
ENO	Power Flow destro			IEC1131-3 enable output

La funzione OR dei bit di due variabili d'ingresso combina tramite OR i corrispondenti bit di A e B e carica il risultato in Q.

Documento generato automaticamente da **Qem Wiki** - <http://wiki.qem.it/>

Il contenuto wiki è costantemente aggiornato dal team di sviluppo, è quindi possibile che la versione online contenga informazioni più recenti di questo documento.