

Table of Contents

IQ024 - Manuale di installazione e manutenzione	3
1. Funzionamento	3
1.1 Versione IQ024/P	3
1.2 Versione IQ024/C	3
1.2.1 Caratteristiche	3
2. Collegamenti	3
2.1 CN1	3
2.2 CN2	3

IQ024 - Manuale di installazione e manutenzione

1. Funzionamento

1.1 Versione IQ024/P

Generatore di PWM proporzionale ad un segnale analogico 0-10V.

- **AN1** ingresso analogico 0-10V
- **IN1, IN2** ingressi di abilitazione, entrambi gli ingressi devono essere a 1 per generare il PWM

1.2 Versione IQ024/C

Genera un clock di 10Khz comandato da 2 ingressi.

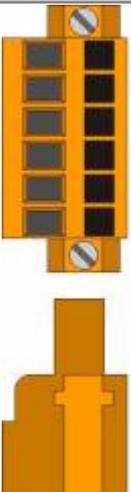
- **IN1** fa partire il clock
- **IN2** ferma il clock
- **AO** è l'uscita digitale dove viene fornito il segnale di clock

1.2.1 Caratteristiche

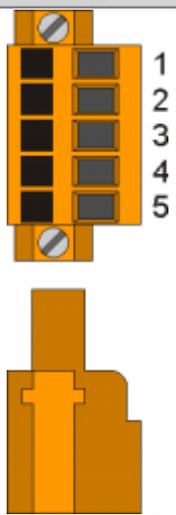
- E' presente un filtro di 8us hardware sugli ingressi
- Tra l'arrivo dell'impulso di IN1 al micro ed il primo fronte di salita del clock ci può essere un ritardo massimo di 140us.
- Tra l'arrivo dell'impulso di IN2 al micro e l'ultimo fronte di salita del clock ci può essere un ritardo massimo di 40us.
- Clock di 10KHz 12V

2. Collegamenti

2.1 CN1

CN13	Morsetto	Simbolo	Descrizione
	1	VIN	Ingresso alimentazione (12÷28V dc)
	2	0V	Ingresso alimentazione (0V dc)
	3	AN1	Ingresso analogico 1
	4	IN1	Ingresso di abilitazione 1
	5	IN2	Ingresso di abilitazione 2
	6	0V	Comune ingressi

2.2 CN2

CN2	Morsetto	Simbolo	Descrizione	
	1	PWM	Uscita PWM (0-5V)	
	2			
	3	2	AO	Uscita Analogica (0-12V)
	4	3	0V	Comune del PWM
	5	4	O1A	Collettore OPTO
	5	O1B	Emettitore OPTO	

Documento generato automaticamente da **Qem Wiki** - <https://wiki.qem.it/>

Il contenuto wiki è costantemente aggiornato dal team di sviluppo, è quindi possibile che la versione online contenga informazioni più recenti di questo documento.