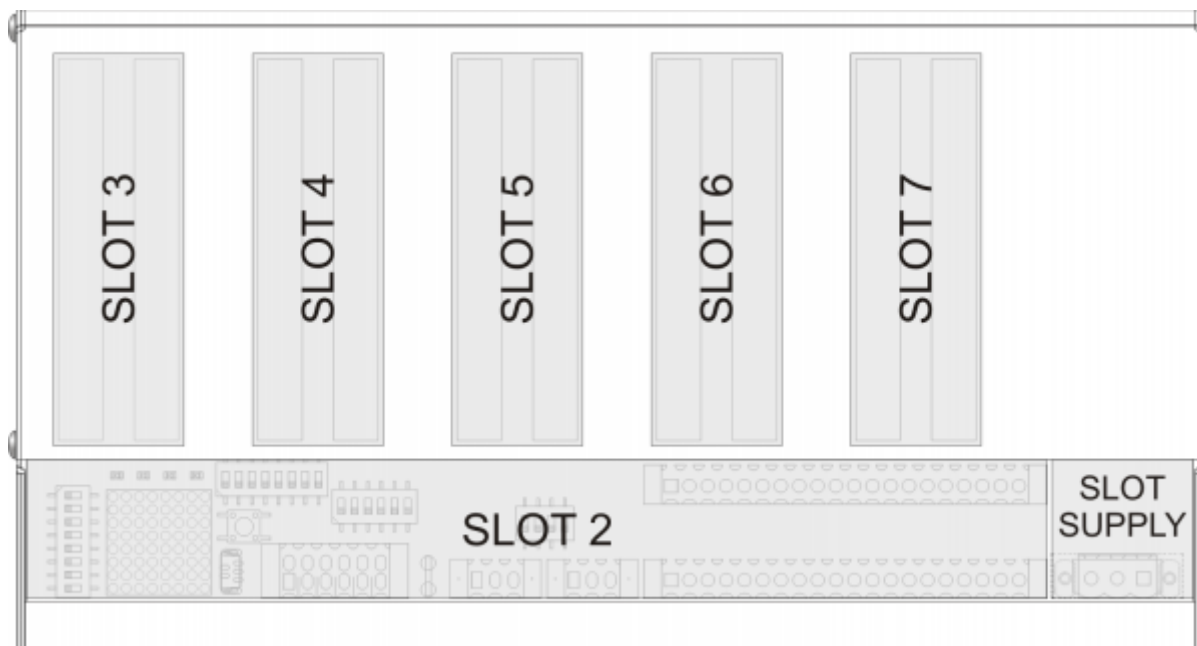


Sommario

Composizione bus gamma G4	3
<i>SLOT 3 (H2-A12)</i>	4
<i>SLOT 4 (H2-A12)</i>	5
<i>SLOT 5 (H2-A12)</i>	6
<i>SLOT 6 (H2-P32)</i>	7
<i>SLOT 7 (H2-P32)</i>	8

Composizione bus gamma G4



SLOT 3 (H2-A12)

A Side	Pin	Nome Name	Descrizione Description	Indirizzo Address	B Side	Pin	Nome Name	Descrizione Description	Indirizzo Address
	1	1A	Vref			1	1B	Vref	
	2	2A	AI1	X.AI01		2	2B	AI5	X.AI05
	3	3A	Sel. V.			3	3B	Sel. V.	
	4	4A	Sel. C.			4	4B	Sel. C.	
	5	5A	GAI (0V)			5	5B	GAI (0V)	
	6	6A	Vref			6	6B	Vref	
	7	7A	AI2	X.AI02		7	7B	AI6	X.AI06
	8	8A	Sel. V.			8	8B	Sel. V.	
	9	9A	Sel. C.			9	9B	Sel. C.	
	10	10A	GAI (0V)			10	10B	GAI (0V)	
	11	11A	Vref			11	11B	Vref	
	12	12A	AI3	X.AI03		12	12B	AI7	X.AI07
	13	13A	Sel. V.			13	13B	Sel. V.	
	14	14A	Sel. C.)			14	14B	Sel. C.)	
	15	15A	GAI (0V)			15	15B	GAI (0V)	
	16	16A	Vref			16	16B	Vref	
	17	17A	AI4	X.AI04		17	17B	AI8	X.AI08
	18	18A	Sel. V.			18	18B	Sel. V.	
	19	19A	Sel. C.			19	19B	Sel. C.	
	20	20A	GAI (0V)			20	20B	GAI (0V)	

SLOT 4 (H2-A12)

A Side	Pin	Nome Name	Descrizione Description	Indirizzo Address	B Side	Pin	Nome Name	Descrizione Description	Indirizzo Address
	1	1A	Vref			1	1B	Vref	
	2	2A	AI1	X.AI09		2	2B	AI5	X.AI13
	3	3A	Sel. V.			3	3B	Sel. V.	
	4	4A	Sel. C.			4	4B	Sel. C.	
	5	5A	GAI (0V)			5	5B	GAI (0V)	
	6	6A	Vref			6	6B	Vref	
	7	7A	AI2	X.AI10		7	7B	AI6	X.AI14
	8	8A	Sel. V.			8	8B	Sel. V.	
	9	9A	Sel. C.			9	9B	Sel. C.	
	10	10A	GAI (0V)			10	10B	GAI (0V)	
	11	11A	Vref			11	11B	Vref	
	12	12A	AI3	X.AI11		12	12B	AI7	X.AI15
	13	13A	Sel. V.			13	13B	Sel. V.	
	14	14A	Sel. C.)			14	14B	Sel. C.)	
	15	15A	GAI (0V)			15	15B	GAI (0V)	
	16	16A	Vref			16	16B	Vref	
	17	17A	AI4	X.AI12		17	17B	AI8	X.AI16
	18	18A	Sel. V.			18	18B	Sel. V.	
	19	19A	Sel. C.			19	19B	Sel. C.	
	20	20A	GAI (0V)			20	20B	GAI (0V)	

SLOT 5 (H2-A12)

A Side	Pin	Nome Name	Descrizione Description	Indirizzo Address	B Side	Pin	Nome Name	Descrizione Description	Indirizzo Address
	1	1A	Vref			1	1B	Vref	
	2	2A	AI1	X.AI17		2	2B	AI5	X.AI21
	3	3A	Sel. V.			3	3B	Sel. V.	
	4	4A	Sel. C.			4	4B	Sel. C.	
	5	5A	GAI (0V)			5	5B	GAI (0V)	
	6	6A	Vref			6	6B	Vref	
	7	7A	AI2	X.AI18		7	7B	AI6	X.AI22
	8	8A	Sel. V.			8	8B	Sel. V.	
	9	9A	Sel. C.			9	9B	Sel. C.	
	10	10A	GAI (0V)			10	10B	GAI (0V)	
	11	11A	Vref			11	11B	Vref	
	12	12A	AI3	X.AI19		12	12B	AI7	X.AI23
	13	13A	Sel. V.			13	13B	Sel. V.	
	14	14A	Sel. C.)			14	14B	Sel. C.)	
	15	15A	GAI (0V)			15	15B	GAI (0V)	
	16	16A	Vref			16	16B	Vref	
	17	17A	AI4	X.AI20		17	17B	AI8	X.AI24
	18	18A	Sel. V.			18	18B	Sel. V.	
	19	19A	Sel. C.			19	19B	Sel. C.	
	20	20A	GAI (0V)			20	20B	GAI (0V)	

SLOT 6 (H2-P32)

A Side		Pin	Nome Name	Descrizione Description	Indirizzo Address	B Side		Pin	Nome Name	Descrizione Description	Indirizzo Address	
	1	1A	V+	Voltage input 12÷28 Vdc			1	1B	V+	Voltage input 12÷28 Vdc		
	2	2A	V-				2	2B	V-			
	3						3					
	4	3A	O1	Digital outputs	X.OUT01		4	3B	O17	Digital outputs)	X.OUT17	
	5	4A	O2		X.OUT02		5	4B	O18		X.OUT18	
	6	5A	O3		X.OUT03		6	5B	O19		X.OUT19	
	7	6A	O4		X.OUT04		7	6B	O20		X.OUT20	
	8	7A	O5		X.OUT05		8	7B	O21		X.OUT21	
	9						9					
	10	8A	O6		X.OUT06		10	8B	O22		X.OUT22	
	11	9A	O7		X.OUT07		11	9B	O23		X.OUT23	
	12	10A	O8	X.OUT08	12		10B	O24	X.OUT24			
	13				13							
	14				14							
	15	11A	V+	Voltage input 12÷28 Vdc			15	11B	V+	Voltage input 12÷28 Vdc		
	16	12A	V-				16	12B	V-			
	17						17					
	18	13A	O9	Digital inputs (PNP)	X.OUT09		17	13B	O25	Digital inputs (PNP)	X.OUT25	
	19	14A	O10		X.OUT10		18	14B	O26		X.OUT26	
	20	15A	O11		X.OUT11		19	15B	O27		X.OUT27	
	16A	O12	X.OUT12		20	16B	O28	X.OUT28				
	17A	O13	X.OUT13			17B	O29	X.OUT29				
	18A	O14	X.OUT14			18B	O30	X.OUT30				
	19A	O15	X.OUT15			19B	O31	X.OUT31				
	20A	O16	X.OUT16			20B	O32	X.OUT32				

SLOT 7 (H2-P32)

A Side		Pin	Nome Name	Descrizione Description	Indirizzo Address	B Side		Pin	Nome Name	Descrizione Description	Indirizzo Address
	1	1A	V+	Voltage input 12÷28 Vdc		1	1B	V+	Voltage input 12÷28 Vdc		
	2	2A	V-			2	2B	V-			
	3					3					
	4	3A	O1	Digital outputs	X.OUT33	4	3B	O17	Digital outputs)	X.OUT49	
	5	4A	O2		X.OUT34	5	4B	O18		X.OUT50	
	6	5A	O3		X.OUT35	6	5B	O19		X.OUT51	
	7	6A	O4		X.OUT36	7	6B	O20		X.OUT52	
	8	7A	O5		X.OUT37	8	7B	O21		X.OUT53	
	9	8A	O6		X.OUT38	9	8B	O22		X.OUT54	
	10	9A	O7		X.OUT39	10	9B	O23		X.OUT55	
	11	10A	O8		X.OUT40	11	10B	O24		X.OUT56	
	12					12					
	13					13					
	14	11A	V+	Voltage input 12÷28 Vdc		14	11B	V+	Voltage input 12÷28 Vdc		
	15	12A	V-			15	12B	V-			
	16					16					
	17	13A	O9	Digital inputs (PNP)	X.OUT41	17	13B	O25	Digital inputs (PNP)	X.OUT57	
	18	14A	O10		X.OUT42	18	14B	O26		X.OUT58	
	19	15A	O11		X.OUT43	19	15B	O27		X.OUT59	
	20	16A	O12		X.OUT44	20	16B	O28		X.OUT60	
	17A	O13	X.OUT45			17B	O29	X.OUT61			
	18A	O14	X.OUT46			18B	O30	X.OUT62			
	19A	O15	X.OUT47			19B	O31	X.OUT63			
	20A	O16	X.OUT48			20B	O32	X.OUT64			

Documento generato automaticamente da **Qem Wiki** - <http://wiki.qem.it/>

Il contenuto wiki è costantemente aggiornato dal team di sviluppo, è quindi possibile che la versione online contenga informazioni più recenti di questo documento.