

---

## Sommario

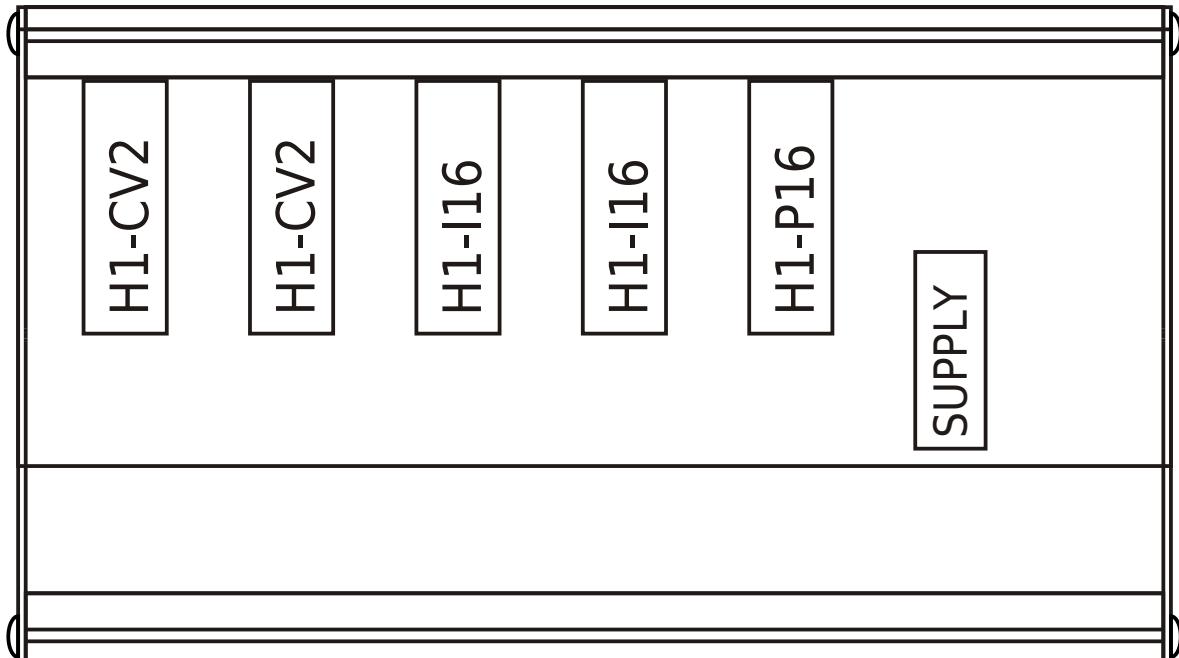
<b>MIMRMC3M-MT</b>	3
<b>1. Collegamenti</b>	3
<b>SLOT 3 (H1-CV2)</b>	3
<b>SLOT 4 (H1-CV2)</b>	4
<b>SLOT 5 (H1-I16)</b>	4
<b>SLOT 6 (H1-I16)</b>	4
<b>SLOT 7 (H1-P16)</b>	5
<b>2. Esempi di collegamento</b>	5
<i>Scheda H1-CV2</i>	5
<i>Scheda H1-I16</i>	5
<i>Scheda H1-P16</i>	6
<b>3. Caratteristiche elettriche</b>	6
<b>3.1 Scheda H1-CV2</b>	6
Ingressi di conteggio bidirezionali	7
Uscite analogiche	7
<i>Scheda H1-I16</i>	8
<i>Scheda H1-P16</i>	8



**MIMRMC3M-MT**Quality in Electronic  
Manufacturing

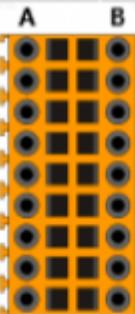
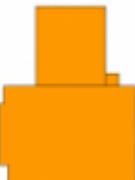
<b>Documento:</b>	<b>MIMRMC3M-MT</b>			
<b>Descrizione:</b>	Manuale di installazione e manutenzione			
<b>Redattore:</b>	Andrea Zarantonello			
<b>Approvatore</b>	Giuliano Tognon			
<b>Link:</b>	<a href="https://www.qem.eu/doku/doku.php/strumenti/moduli/rmc3m/gamme/mimrmc3m-mt">https://www.qem.eu/doku/doku.php/strumenti/moduli/rmc3m/gamme/mimrmc3m-mt</a>			
<b>Lingua:</b>	Italiano			
Release documento	Release Hardware	Descrizione	Note	Data
01	01	Nuovo manuale	/	31/03/2023

&lt;/WRAP&gt;

**1. Collegamenti****SLOT 3 (H1-CV2)**

	Pin	Nome	Descrizione	Indirizzo
	1A	+24V	Uscita +24V dc	
1	2A	PHA1	Fase A del conteggio 1	X.CNT01 \ X.INP05
2	3A	PHB1	Fase B del conteggio 1	X.CNT01 \ X.INP06
3	4A	PHZ1	Fase Z del conteggio 1	X.INTZ1 \ X.INP07
4	5A	0V	Comune di ingressi digitali e conteggi	
5	6A	I1	Ingresso digitale I1	X.INP01
6	7A	I3	Ingresso digitale I3	X.INP03
7	8A	GAO	Comune delle uscite analogiche	
8	9A	AO1	Uscita analogica 1	X.AN01
9	1B	+24V	Uscita +24V dc	
	2B	PHA2	Fase A del conteggio 2	X.CNT02\ X.INP08
	3B	PHB2	Fase B del conteggio 2	X.CNT02 \ X.INP09
	4B	PHZ2	Fase Z del conteggio 2	X.INTZ2 \ X.INP10
	5B	0V	Comune di ingressi digitali e conteggi	
	6B	I2	Ingresso digitale I2	X.INP02
	7B	I4	Ingresso digitale I4	X.INP04
	8B	GAO	Comune delle uscite analogiche	
	9B	AO2	Uscita analogica 2	X.AN02

**SLOT 4 (H1-CV2)**

	<b>Pin</b>	<b>Nome</b>	<b>Descrizione</b>	<b>Indirizzo</b>
	1A	+24V	Uscita +24V dc	
	2A	PHA1	Fase A del conteggio 3	X.CNT03 \ X.INP15
	3A	PHB1	Fase B del conteggio 3	X.CNT03 \ X.INP16
	4A	PHZ1	Fase Z del conteggio 3	X.INTZ3 \ X.INP17
	5A	0V	Comune di ingressi digitali e conteggi	
	6A	I1	Ingresso digitale I1	X.INP11
	7A	I3	Ingresso digitale I3	X.INP13
	8A	GAO	Comune delle uscite analogiche	
	9A	AO1	Uscita analogica 3	X.AN03
	1B	+24V	Uscita +24V dc	
	2B	PHA2	Fase A del conteggio 4	X.CNT04\ X.INP18
	3B	PHB2	Fase B del conteggio 4	X.CNT04 \ X.INP19
	4B	PHZ2	Fase Z del conteggio 4	X.INTZ4 \ X.INP20
	5B	0V	Comune di ingressi digitali e conteggi	
	6B	I2	Ingresso digitale I2	X.INP12
	7B	I4	Ingresso digitale I4	X.INP14
	8B	GAO	Comune delle uscite analogiche	
	9B	AO2	Uscita analogica 4	X.AN04

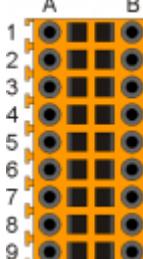
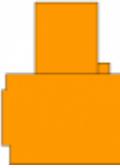
**SLOT 5 (H1-I16)**

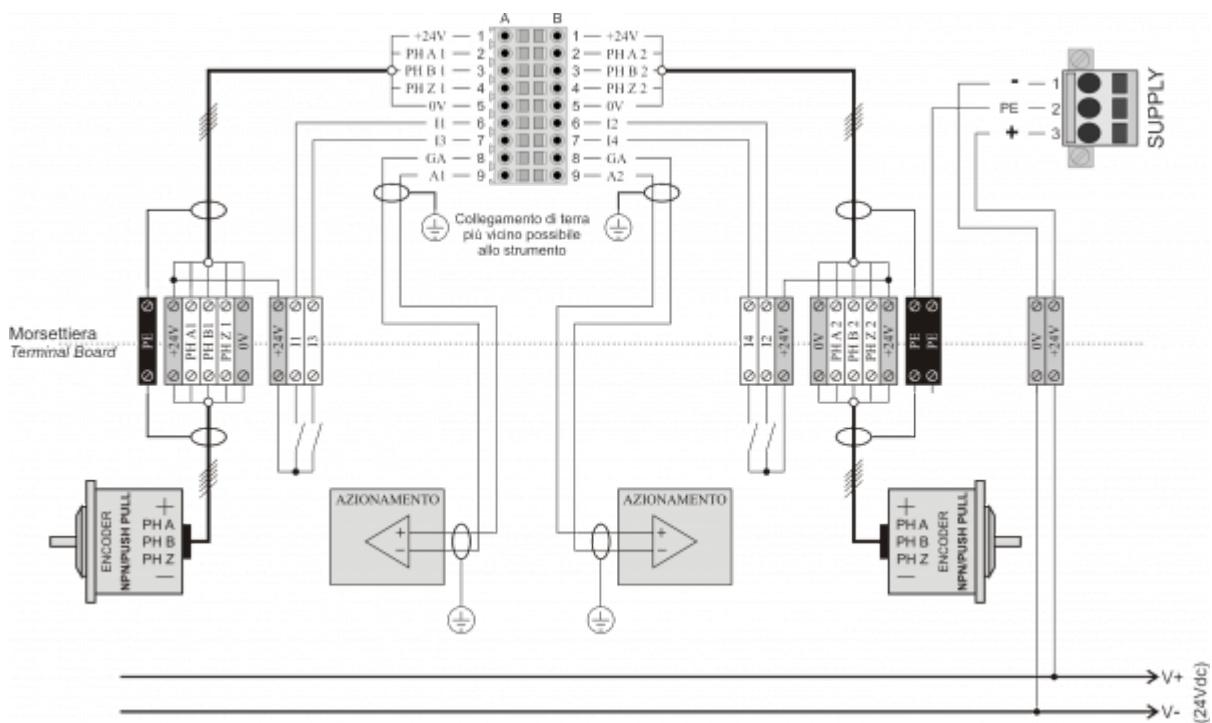
	<b>Pin</b>	<b>Nome</b>	<b>Descrizione</b>	<b>Indirizzo</b>
	1A	+24V	Uscita +24V dc	
	1B	0V	Comune degli ingressi digitali	
	2A	I1	Ingresso digitale 1	X.INP21
	3A	I2	Ingresso digitale 2	X.INP22
	4A	I3	Ingresso digitale 3	X.INP23
	5A	I4	Ingresso digitale 4	X.INP24
	6A	I5	Ingresso digitale 5	X.INP25
	7A	I6	Ingresso digitale 6	X.INP26
	8A	I7	Ingresso digitale 7	X.INP27
	9A	I8	Ingresso digitale 8	X.INP28
	2B	I9	Ingresso digitale 9	X.INP29
	3B	I10	Ingresso digitale 10	X.INP30
	4B	I11	Ingresso digitale 11	X.INP31
	5B	I12	Ingresso digitale 12	X.INP32
	6B	I13	Ingresso digitale 13	X.INP33
	7B	I14	Ingresso digitale 14	X.INP34
	8B	I15	Ingresso digitale 15	X.INP35
	9B	I16	Ingresso digitale 16	X.INP36

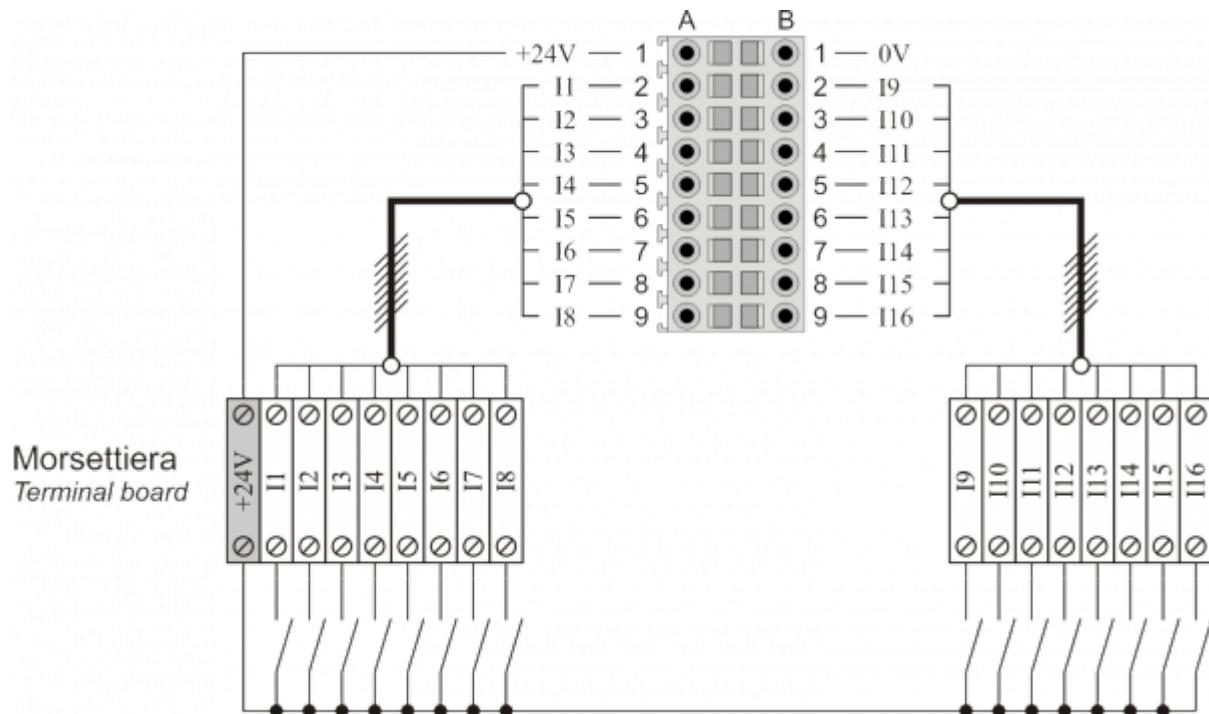
**SLOT 6 (H1-I16)**

	<b>Pin</b>	<b>Nome</b>	<b>Descrizione</b>	<b>Indirizzo</b>
	1A	+24V	Uscita +24V dc	
	1B	0V	Comune degli ingressi digitali	
	2A	I1	Ingresso digitale 1	X.INP37
	3A	I2	Ingresso digitale 2	X.INP38
	4A	I3	Ingresso digitale 3	X.INP39
	5A	I4	Ingresso digitale 4	X.INP40
	6A	I5	Ingresso digitale 5	X.INP41
	7A	I6	Ingresso digitale 6	X.INP42
	8A	I7	Ingresso digitale 7	X.INP43
	9A	I8	Ingresso digitale 8	X.INP44
	2B	I9	Ingresso digitale 9	X.INP45
	3B	I10	Ingresso digitale 10	X.INP46
	4B	I11	Ingresso digitale 11	X.INP47
	5B	I12	Ingresso digitale 12	X.INP48
	6B	I13	Ingresso digitale 13	X.INP49
	7B	I14	Ingresso digitale 14	X.INP50
	8B	I15	Ingresso digitale 15	X.INP51
	9B	I16	Ingresso digitale 16	X.INP52

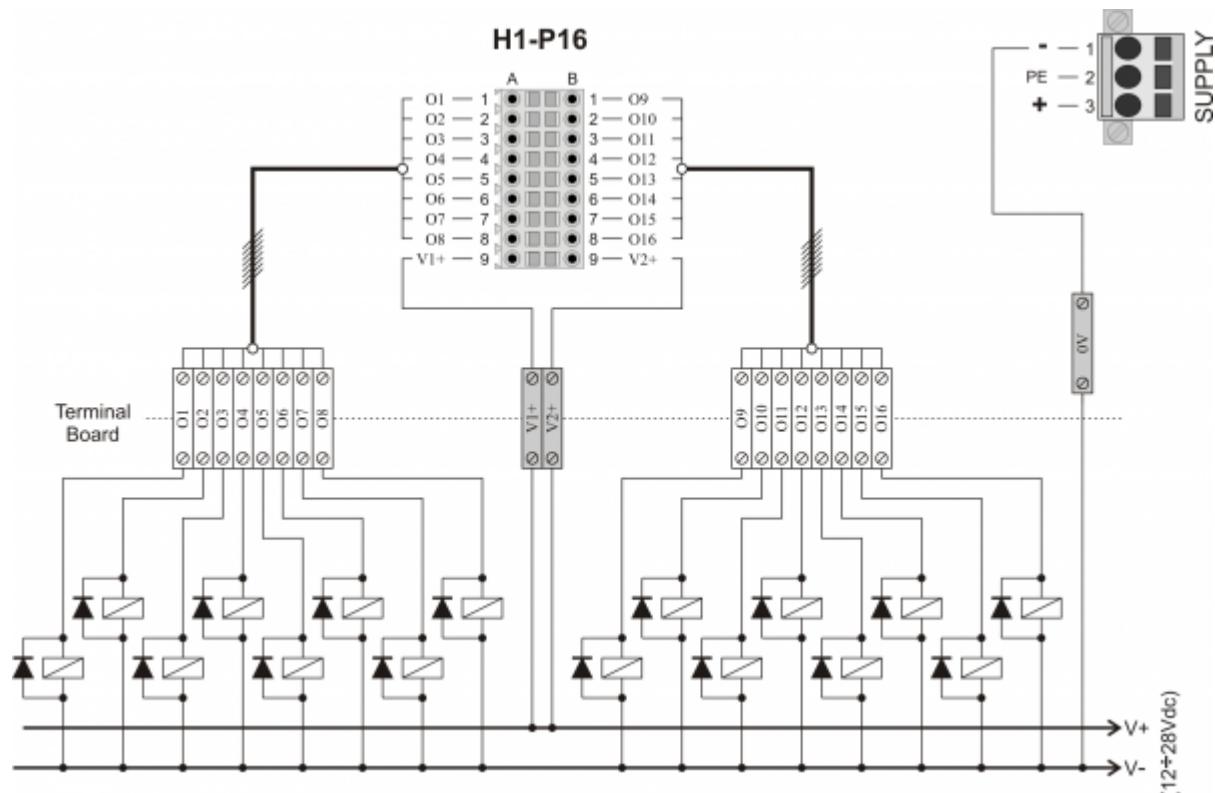
**SLOT 7 (H1-P16)**

	<b>Pin</b>	<b>Nome</b>	<b>Descrizione</b>	<b>Indirizzo</b>
 	1A	O1	Uscita digitale 1	X.OUT01
	2A	O2	Uscita digitale 2	X.OUT02
	3A	O3	Uscita digitale 3	X.OUT03
	4A	O4	Uscita digitale 4	X.OUT04
	5A	O5	Uscita digitale 5	X.OUT05
	6A	O6	Uscita digitale 6	X.OUT06
	7A	O7	Uscita digitale 7	X.OUT07
	8A	O8	Uscita digitale 8	X.OUT08
	9A	V1+	Ingresso alimentazione uscite 01÷08 (12÷28V dc)	
1B	O9	Uscita digitale 9	X.OUT09	
2B	O10	Uscita digitale 10	X.OUT10	
3B	O11	Uscita digitale 11	X.OUT11	
4B	O12	Uscita digitale 12	X.OUT12	
5B	O13	Uscita digitale 13	X.OUT13	
6B	O14	Uscita digitale 14	X.OUT14	
7B	O15	Uscita digitale 15	X.OUT15	
8B	O16	Uscita digitale 16	X.OUT16	
9B	V2+	Ingresso alimentazione uscite 09÷16 (12÷28V dc)		

**2. Esempi di collegamento****Scheda H1-CV2****Scheda H1-I16**



## Scheda H1-P16

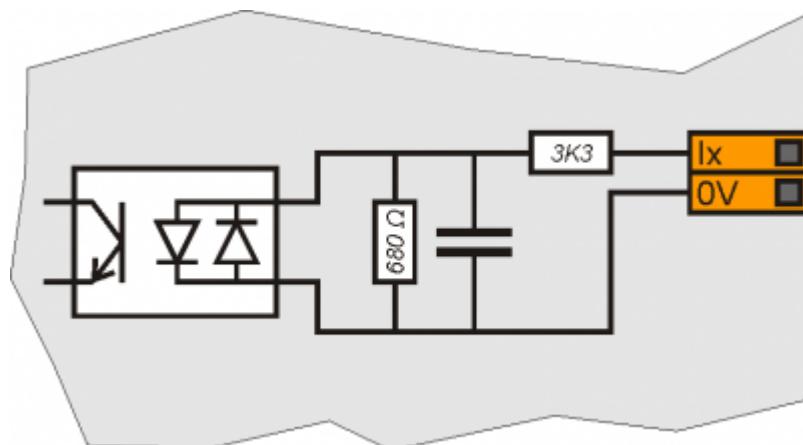


## 3. Caratteristiche elettriche

### 3.1 Scheda H1-CV2

<b>Tipo di polarizzazione</b>	PNP
<b>Tempo minimo di acquisizione (hardware)</b>	1,3 ms
<b>Isolamento</b>	2500 Vrms
<b>Tensione di funzionamento nominale</b>	24 Vdc
<b>Tensione stato logico 0</b>	0÷5 V
<b>Tensione stato logico 1</b>	20÷28 V
<b>Caduta di tensione interna</b>	1,2 V

Resistenza di ingresso

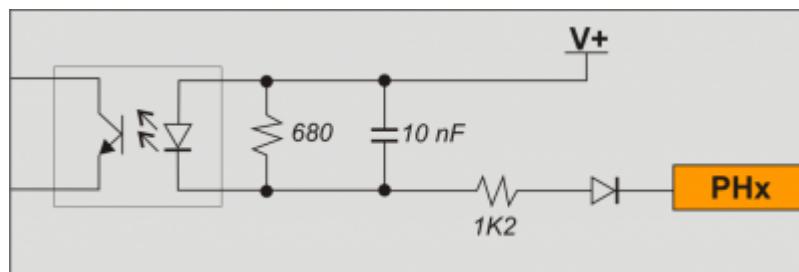
3300  $\Omega$ 

## Ingressi di conteggio bidirezionali



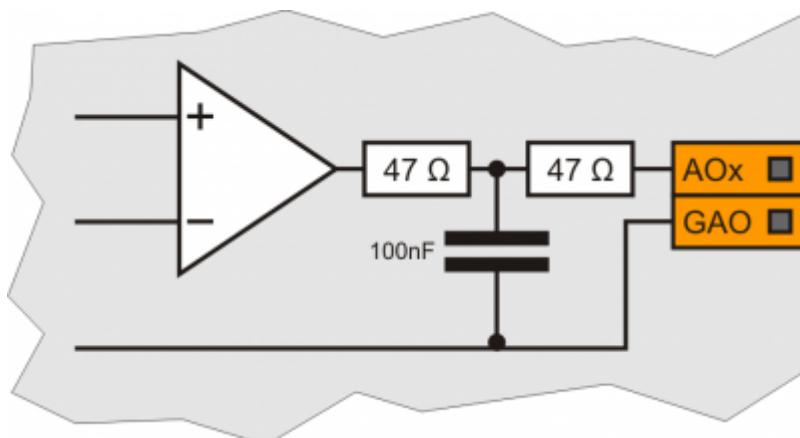
I tempi di commutazione dipendono dal tipo di carico; i dati riportati si riferiscono a carichi resistivi.

<b>Tipo di polarizzazione</b>	NPN
<b>Frequenza massima</b>	200 kHz
<b>Tempo minimo tra un fronte di PHA e il successivo di PHB\</b>	1,25 ms
<b>Tempo minimo di acquisizione (hardware) di PHZ</b>	5 ms
<b>Isolamento</b>	1000 Vrms
<b>Tensione di funzionamento nominale</b>	12 Vdc
<b>Tensione stato logico 0</b>	0÷1,5 V
<b>Tensione stato logico 1</b>	9,5÷24 V
<b>Caduta di tensione interna</b>	2,0 V
<b>Resistenza di ingresso</b>	1200 $\Omega$
<b>Lunghezza massima cavi di collegamento al trasduttore</b>	150 m



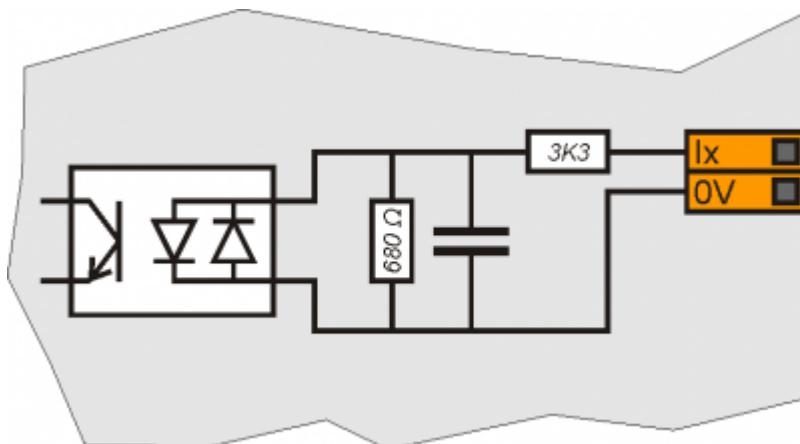
## Uscite analogiche

<b>Tipo di collegamento</b>	In modo comune
<b>Isolamento</b>	1000 Vrms
<b>Range di tensione (minimo a vuoto)</b>	-9,8÷9,8 V
<b>Max. variazione offset</b>	+/-5 mV
<b>Risoluzione</b>	16 bit
<b>Corrente massima</b>	1 mA
<b>Variazione dell'uscita in funzione del carico</b>	95 mV/mA



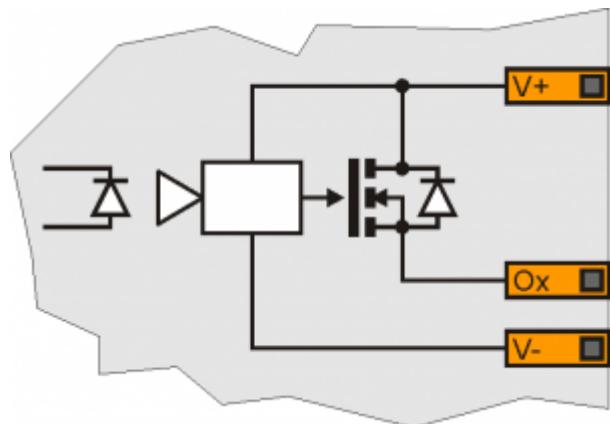
## Scheda H1-I16

<b>Tipo di polarizzazione</b>	PNP
<b>Tempo minimo di acquisizione (hardware)</b>	1,3 ms
<b>Isolamento</b>	2500 Vrms
<b>Tensione di funzionamento nominale</b>	24 Vdc
<b>Tensione stato logico 0</b>	0÷5 V
<b>Tensione stato logico 1</b>	20÷28 V
<b>Caduta di tensione interna</b>	1,2 V
<b>Resistenza di ingresso</b>	3300 Ω



## Scheda H1-P16

<b>Carico commutabile</b>	Dc (PNP)
<b>Max. tensione di funzionamento</b>	28V
<b>Isolamento</b>	1000VRMS
<b>Caduta di tensione interna max.</b>	600mV
<b>Resistenza interna massima @ON</b>	90mΩ
<b>Corrente max. di protezione</b>	12A
<b>Corrente max. di funzionamento</b>	500mA
<b>Corrente max. @OFF</b>	5µA
<b>Tempo di massimo commutazione da ON a OFF</b>	270µs
<b>Tempo di massimo commutazione da OFF a ON</b>	250µs



Documento generato automaticamente da **Qem Wiki** - <http://wiki.qem.it/>

Il contenuto wiki è costantemente aggiornato dal team di sviluppo, è quindi possibile che la versione online contenga informazioni più recenti di questo documento.