

Sommario

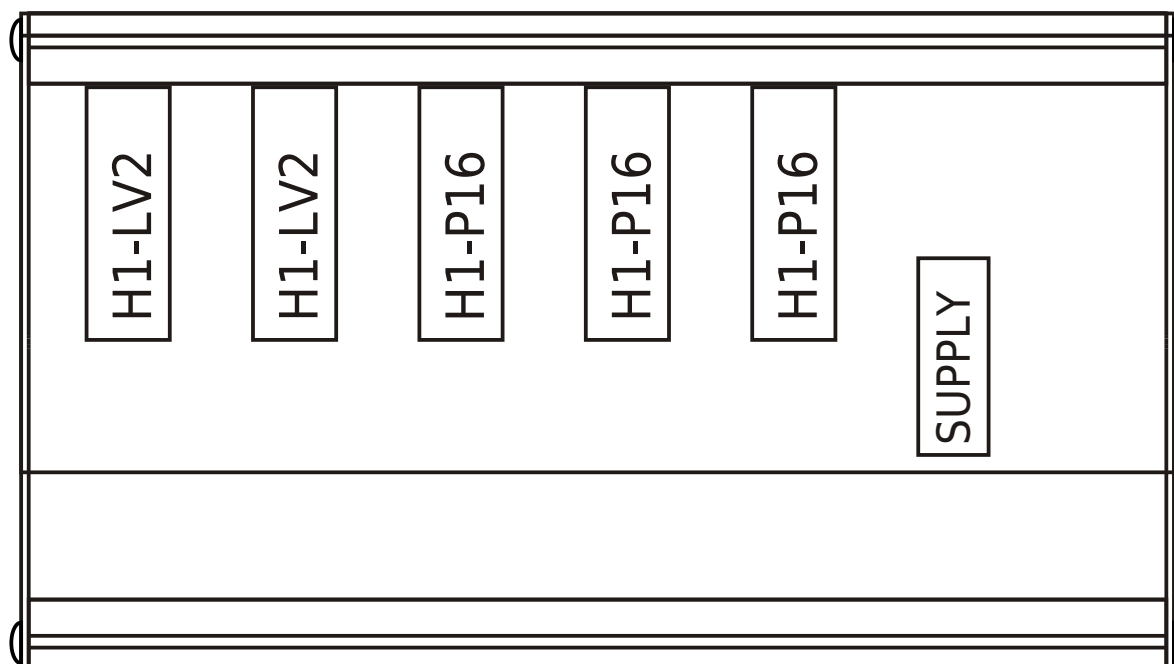
MIMRMC3M-MY	3
1. Collegamenti	3
SLOT 3 (H1-LVx)	3
SLOT 4 (H1-LVx)	4
SLOT 5 (H1-P16)	4
SLOT 6 (H1-P16)	4
SLOT 7 (H1-P16)	5
2. Esempi di collegamento	5
Scheda H1-LVx	5
Scheda H1-P16	5
3. Caratteristiche elettriche	6
3.1 Scheda H1-LVx	6
Uscite analogiche	6
Scheda H1-P16	7

MIMRMC3M-MY

Quality in Electronic
Manufacturing

Documento:	MIMRMC3M-MY			
Descrizione:	Manuale di installazione e manutenzione			
Redattore:	Riccardo Furlato			
Approvatore:	Giuliano Tognon			
Link:	https://www.qem.eu/doku/doku.php/strumenti/moduli/rmc3m/gamme/mimrmc3m-MY			
Lingua:	Italiano			
Release documento	Release Hardware	Descrizione	Note	Data
01	01	Nuovo manuale	/	03/01/2023

1. Collegamenti

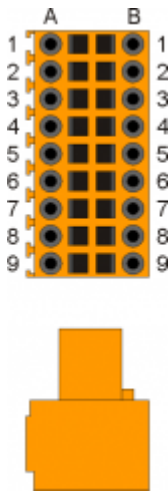


SLOT 3 (H1-LVx)

	Pin	Nome	Descrizione	Indirizzo
	1A	0V	Comune dei conteggi	
	1B	+24V	Uscita +24V dc ¹⁾	
	2A	PHA1+	Contatore bidirezionale 1	X.CNT01\X.INP01
	3A	PHA1-		X.CNT01\X.INP02
	4A	PHB1+		
	5A	PHB1-		X.INP03
	6A	PHZ1+		
	7A	PHZ1-		
	8A	GAO	Comune uscite analogiche	
	9A	AO1	Uscita analogica 1	X.AN01
	2B	PHA2+	Contatore bidirezionale 2	X.CNT02\X.INP04
	3B	PHA2-		X.CNT02\X.INP05
	4B	PHB2		
	5B	PHB2-		X.INP06
	6B	PHZ2+		
	7B	PHZ2-		
	8B	GAO	Comune uscite analogiche	
	9B	AO2	Uscita analogica 2	X.AN02

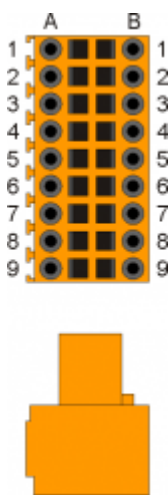
¹⁾ Utilizzabile per alimentare l'encoder.

SLOT 4 (H1-LVx)

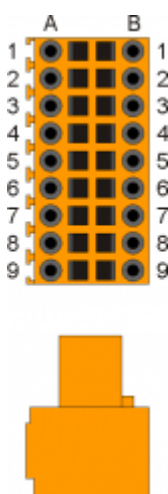
	Pin	Nome	Descrizione	Indirizzo
	1A	0V	Comune dei conteggi	
	1B	+24V	Uscita +24V dc ¹⁾	
	2A	PHA1+	Contatore bidirezionale 1	X.CNT03\X.INP07
	3A	PHA1-		
	4A	PHB1+		X.CNT03\X.INP08
	5A	PHB1-		
	6A	PHZ1+		X.INP09
	7A	PHZ1-		
	8A	GAO	Comune uscite analogiche	
	9A	AO1	Uscita analogica 1	X.AN03
	2B	PHA2+	Contatore bidirezionale 2	X.CNT04\X.INP10
	3B	PHA2-		
	4B	PHB2		X.CNT04\X.INP11
	5B	PHB2-		
	6B	PHZ2+		X.INP12
	7B	PHZ2-		
	8B	GAO	Comune uscite analogiche	
	9B	AO2	Uscita analogica 2	X.AN04

¹⁾ Utilizzabile per alimentare l'encoder.

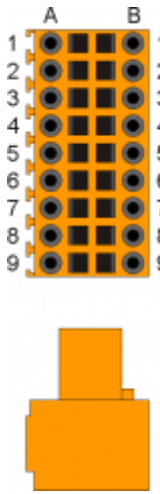
SLOT 5 (H1-P16)

	Pin	Nome	Descrizione	Indirizzo
	1A	O1	Uscita digitale 1	X.OUT01
	2A	O2	Uscita digitale 2	X.OUT02
	3A	O3	Uscita digitale 3	X.OUT03
	4A	O4	Uscita digitale 4	X.OUT04
	5A	O5	Uscita digitale 5	X.OUT05
	6A	O6	Uscita digitale 6	X.OUT06
	7A	O7	Uscita digitale 7	X.OUT07
	8A	O8	Uscita digitale 8	X.OUT08
	9A	V1+	Ingresso alimentazione uscite 01÷08 (12÷28V dc)	
	1B	O9	Uscita digitale 9	X.OUT09
	2B	O10	Uscita digitale 10	X.OUT10
	3B	O11	Uscita digitale 11	X.OUT11
	4B	O12	Uscita digitale 12	X.OUT12
	5B	O13	Uscita digitale 13	X.OUT13
	6B	O14	Uscita digitale 14	X.OUT14
	7B	O15	Uscita digitale 15	X.OUT15
	8B	O16	Uscita digitale 16	X.OUT16
	9B	V2+	Ingresso alimentazione uscite 09÷16 (12÷28V dc)	

SLOT 6 (H1-P16)

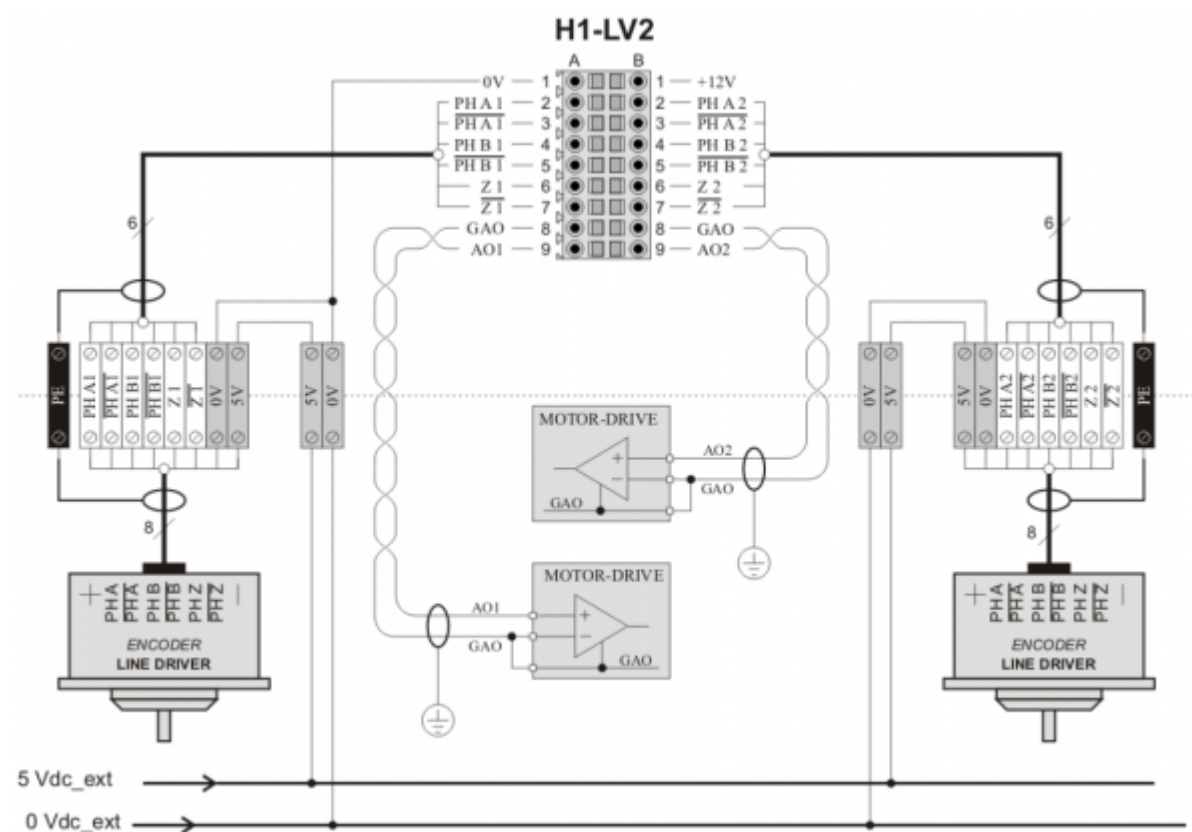
	Pin	Nome	Descrizione	Indirizzo
	1A	O1	Uscita digitale 1	X.OUT17
	2A	O2	Uscita digitale 2	X.OUT18
	3A	O3	Uscita digitale 3	X.OUT19
	4A	O4	Uscita digitale 4	X.OUT20
	5A	O5	Uscita digitale 5	X.OUT21
	6A	O6	Uscita digitale 6	X.OUT22
	7A	O7	Uscita digitale 7	X.OUT23
	8A	O8	Uscita digitale 8	X.OUT24
	9A	V1+	Ingresso alimentazione uscite 17÷24 (12÷28V dc)	
	1B	O9	Uscita digitale 9	X.OUT25
	2B	O10	Uscita digitale 10	X.OUT26
	3B	O11	Uscita digitale 11	X.OUT27
	4B	O12	Uscita digitale 12	X.OUT28
	5B	O13	Uscita digitale 13	X.OUT29
	6B	O14	Uscita digitale 14	X.OUT30
	7B	O15	Uscita digitale 15	X.OUT31
	8B	O16	Uscita digitale 16	X.OUT32
	9B	V2+	Ingresso alimentazione uscite 25÷32 (12÷28V dc)	

SLOT 7 (H1-P16)

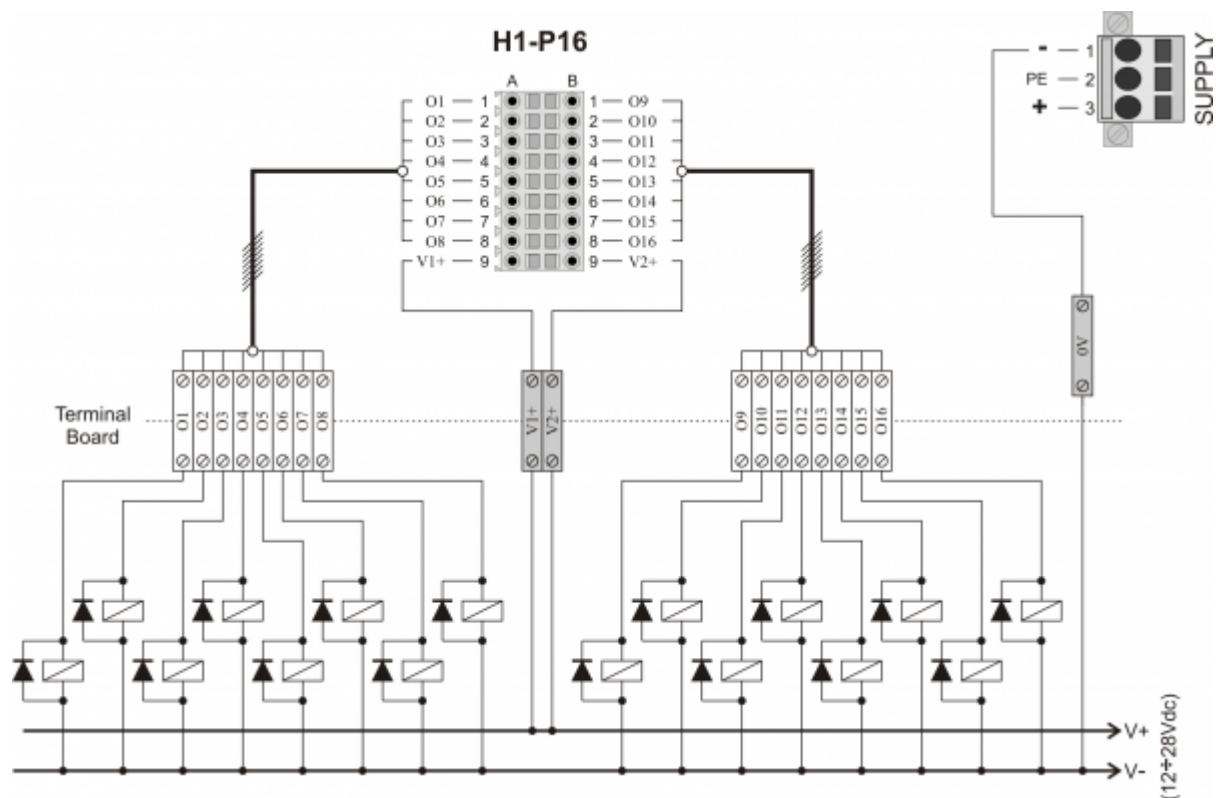
	Pin	Nome	Descrizione	Indirizzo
	1A	O1	Uscita digitale 1	X.OUT33
	2A	O2	Uscita digitale 2	X.OUT34
	3A	O3	Uscita digitale 3	X.OUT35
	4A	O4	Uscita digitale 4	X.OUT36
	5A	O5	Uscita digitale 5	X.OUT37
	6A	O6	Uscita digitale 6	X.OUT38
	7A	O7	Uscita digitale 7	X.OUT39
	8A	O8	Uscita digitale 8	X.OUT40
	9A	V1+	Ingresso alimentazione uscite 33÷40 (12÷28V dc)	
	1B	O9	Uscita digitale 9	X.OUT41
	2B	O10	Uscita digitale 10	X.OUT42
	3B	O11	Uscita digitale 11	X.OUT43
	4B	O12	Uscita digitale 12	X.OUT44
	5B	O13	Uscita digitale 13	X.OUT45
	6B	O14	Uscita digitale 14	X.OUT46
	7B	O15	Uscita digitale 15	X.OUT47
	8B	O16	Uscita digitale 16	X.OUT48
	9B	V2+	Ingresso alimentazione uscite 41÷48 (12÷28V dc)	

2. Esempi di collegamento

Scheda H1-LVx



Scheda H1-P16



3. Caratteristiche elettriche

3.1 Scheda H1-LVx

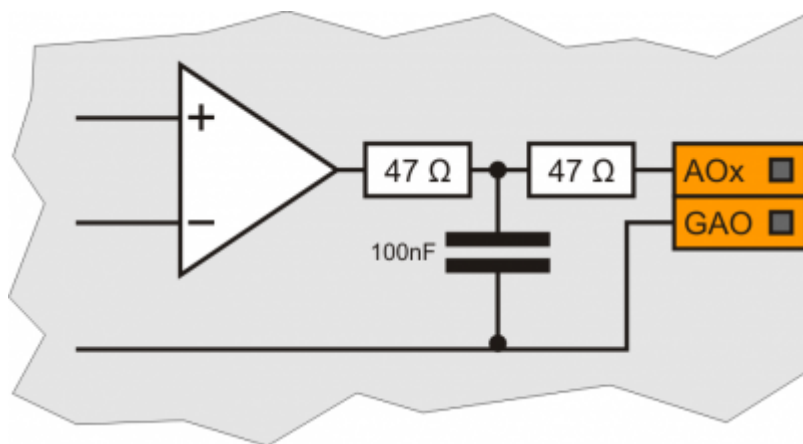


I tempi di commutazione dipendono dal tipo di carico; i dati riportati si riferiscono a carichi resistivi.

Tipo di polarizzazione	Line Driver
Frequenza massima	200 kHz
Tempo minimo tra un fronte di PHA e il successivo di PHB	1,25 ms
Tempo minimo di acquisizione (hardware) di PHZ	5 ms
Isolamento	1000 Vrms
Tensione di funzionamento nominale	3,5 Vdc
Tensione stato logico 0	0÷0,8 V
Tensione stato logico 1	2÷5 V
Caduta di tensione interna	2,0 V
Resistenza di ingresso tra fase dritta e fase negata	330 Ω
Lunghezza massima cavi di collegamento al trasduttore	150 m
Tipo di polarizzazione	PNP/PP
Frequenza massima	200 kHz
Tempo minimo tra un fronte di PHA e il successivo di PHB	1,25 ms
Tempo minimo di acquisizione (hardware) di PHZ	5 ms
Isolamento	1000 Vrms
Tensione di funzionamento nominale	24 Vdc
Tensione stato logico 0	0÷2 Vdc
Tensione stato logico 1	10,5÷26,5 Vdc
Caduta di tensione interna	1,2 V
Resistenza di ingresso tra fase dritta e fase negata	3000 Ω

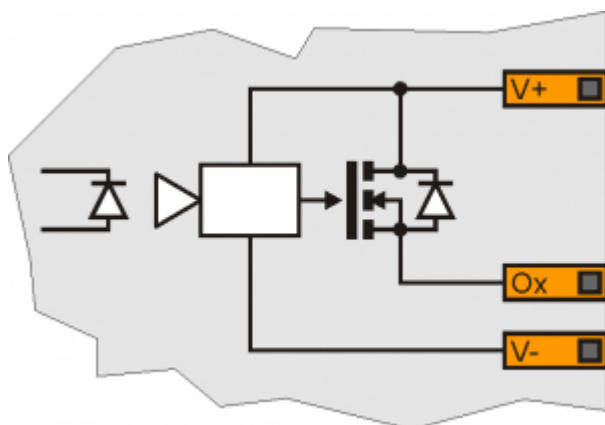
Uscite analogiche

Tipo di collegamento	In modo comune
Isolamento	1000 Vrms
Range di tensione (minimo a vuoto)	-9,8÷9,8 V
Max. variazione offset	+/-5 mV
Risoluzione	16 bit
Corrente massima	1 mA
Variazione dell'uscita in funzione del carico	95 mV/mA



Scheda H1-P16

Carico commutabile	Dc (PNP)
Max. tensione di funzionamento	28V
Isolamento	1000VRMS
Caduta di tensione interna max.	600mV
Resistenza interna massima @ON	90mΩ
Corrente max. di protezione	12A
Corrente max. di funzionamento	500mA
Corrente max. @OFF	5μA
Tempo di massimo commutazione da ON a OFF	270μs
Tempo di massimo commutazione da OFF a ON	250μs



Documento generato automaticamente da **Qem Wiki** - <https://wiki.qem.it/>

Il contenuto wiki è costantemente aggiornato dal team di sviluppo, è quindi possibile che la versione online contenga informazioni più recenti di questo documento.