

# MIM – Card



MIM - Card

Release hardware

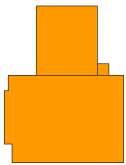
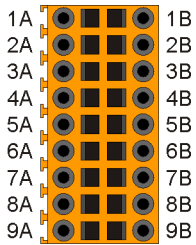
**01.0**

Scheda di specializzazione / *Specialization card*

**H1-I01**



16



Pin	Nome Name	Descrizione Description	Indirizzo Address
1A	PL1	Polarizzatore I1-I8 <i>Polarization I1-I8</i>	-
2A	I1	Ingressi digitali <i>Digital inputs</i>	X.INP01
3A	I2		X.INP02
4A	I3		X.INP03
5A	I4		X.INP04
6A	I5		X.INP05
7A	I6		X.INP06
8A	I7		X.INP07
9A	I8		X.INP08
1B	PL2	Polarizzatore I9-I16 <i>Polarization I9-I16</i>	-
2B	I9	Ingressi digitali <i>Digital inputs</i>	X.INP09
3B	I10		X.INP10
4B	I11		X.INP11
5B	I12		X.INP12
6B	I13		X.INP13
7B	I14		X.INP14
8B	I15		X.INP15
9B	I16		X.INP16

# Esempi di collegamento

## Wiring example

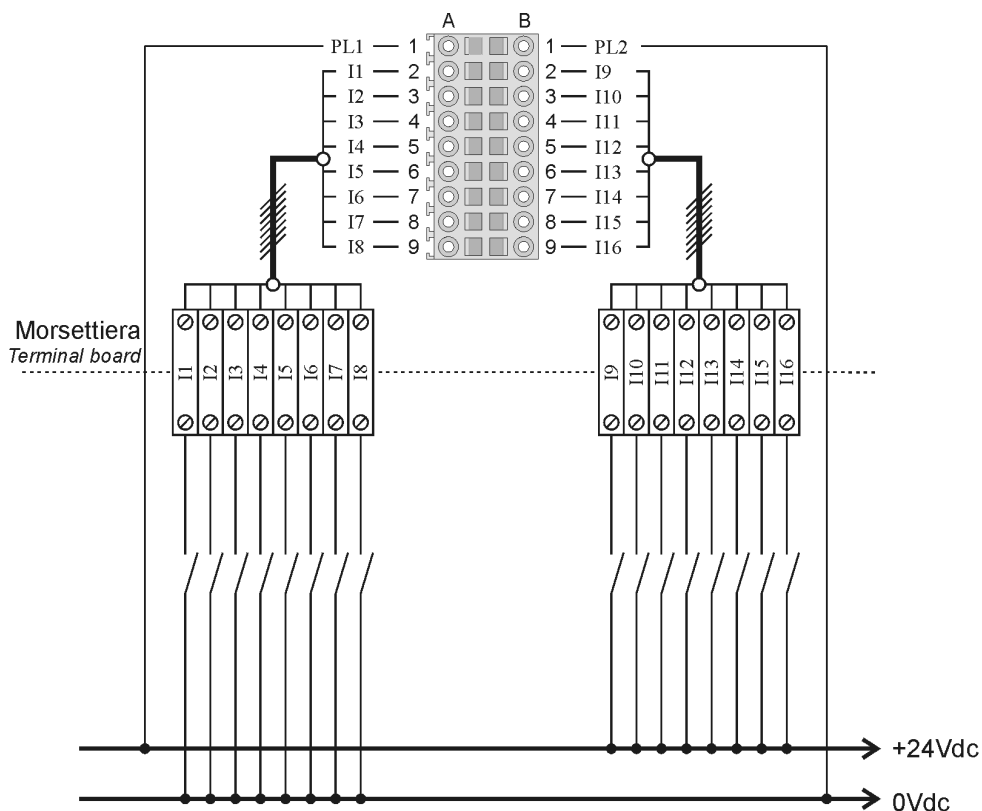


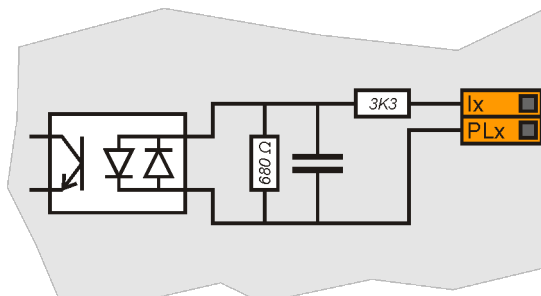
Fig. 1: Esempio di collegamento di 8 ingressi NPN (I1-I8) e 8 PNP (I9-I16)

CBL\_H1101\_0.cdr

## Ingressi digitali

### Digital inputs

Tipo di polarizzazione <i>Bias type</i>	PNP/PNP	
Tempo minimo di acquisizione (hardware) <i>Minimum acquire time (hardware)</i>	1,3	ms
Isolamento <i>Insulation</i>	2500	Vrms
Tensione di funzionamento nominale <i>Nominal voltage working</i>	24	Vdc
Tensione stato logico 0 <i>Logic state 0 voltage</i>	0÷5	V
Tensione stato logico 1 <i>Logic state 1 voltage</i>	20÷28	V
Caduta di tensione interna <i>Inside Voltage drop</i>	1,2	V
Resistenza di ingresso <i>Input resistance</i>	3300	$\Omega$



Schema elettrico  
*Electric layout*

# Informazioni per la programmazione

## Programming information

Dichiarazione della scheda nella sezione BUS dell'unità di configurazione:  
*Card declaration in BUS section of configuration unit:*

Numero Slot <i>Slot number</i>	Codice software della scheda <i>Card software code</i>	Versione firmware <i>Firmware version</i>
X	H1I01	00

### Esempi: *Examples:*

BUS

```
1  221AF  02      ;Slot 1
2  .      .      ;Slot 2 (not installable)
3  .      .      ;Slot 3 (not installable)
4  H1I01  .      ;Slot 4
5  H1I01  .      ;Slot 5
```

-----  
BUS

```
1  201AF  02      ;Slot 1
2  .      .      ;Slot 2 (not installable)
3  H1I01  .      ;Slot 3
4  H1I01  .      ;Slot 4
5  H1I01  .      ;Slot 5
6  H1I01  .      ;Slot 6
```

-----  
BUS

```
1  401BF  20      ;Slot 1
2  .      .      ;Slot 2 (not installable)
3  H1I01  .      ;Slot 3
4  H1I01  .      ;Slot 4
5  H1I01  .      ;Slot 5
6  H1I01  .      ;Slot 6
7  H1I01  .      ;Slot 7
```

Ogni risorsa hardware va associata allo stesso indirizzo (Nome) utilizzato per la descrizione delle connessioni elettriche. Per esempio, se la scheda H1-I01 è installata nello slot 4, l'ingresso X.INP01 deve essere associato all'indirizzo 4.INP01.

*Each hardware resource must be associated with the same address used in the electric description. For example, if the H1-I01 card is installed in slot 4, the input X.INP01 must be associated to 4.INP01 address.*

### Esempio: *Example:*

(Nella unità di configurazione)  
*(In configuration unit)*

...

INPUT

```
ifLS_Max F 4.INP01
```

...

## Note varie

### Notes

Nessuna nota presente.  
*No notes present.*

